

UNIVERSITAS GUNADARMA
FAKULTAS TEKNOLOGI INDUSTRI



**OPTIMALISASI PERFORMA, EFISIENSI DAYA, DAN PENGURANGAN
JUMLAH TRANSISTOR CMOS PADA SIRKUIT PERKALIAN 4-BIT
DENGAN MENGGUNAKAN TEKNIK GATE DIFFUSION INPUT (GDI)**

Disusun Oleh:

Nama : Ahmad Muzaki
NPM : 10419336
Program Studi : Teknik Elektro
Pembimbing : 1. Dr. Antonius Irianto Sukowati, S.T., M.T.
2. Alona Situmeang, S.T., M.T.

**Diajukan Guna Melengkapi Sebagian Syarat
Dalam Mencapai Gelar Sarjana Strata Satu (S1)**

Jakarta

2024