

UNIVERSITAS GUNADARMA
FAKULTAS TEKNOLOGI INDUSTRI



**PERANCANGAN ADC DUAL SLOPE DENGAN OUTPUT 4 BIT PARALEL
BERBASIS TEKNOLOGI CMOS 0.35U_m MENGGUNAKAN**

Disusun Oleh :

Nama : Fathi Habibu Rahman
NPM : 12412798
Jurusan : Teknik Elektro
Pembimbing : 1. Dr. Hamzah Afandi, ST.,MT.
: 2. Dyah Nur Ainingsih, ST.,MT.

**Diajukan Guna Melengkapi Sebagai Syarat
Dalam Mencapai Gelar Sarjana Strata Satu (S1)**

JAKARTA

2016